

FPGA KARTI

Kart Lojik kısım ve FPGA kısmı olmak üzere iki bölümden oluşmalıdır.

FPGA KISIM:

FPGA XC7A35T-1CPG236C ailesi özelliklerine sahip olmalıdır.

5200 adet dilimde 33,280 lojik hücre

(her dilim 4 adet 6 girişli LUT ve 8 adet flip-flop içerir)

1,800 Kbits hızlı blok RAM

Her biri phase-locked loop'a sahip 5 adet saat yönetim başlığı

90 DSP dilimi

450 MHz yi aşan dahili saat hızı

Dahili örneksel- sayısal çevirici (XADC)

LOJİK KISIM:

En az 2 adet mini bread board içermelidir.

En az 8 Adet Slide-Switch. Logic_High ve Logic_Low Sinyal girişleri bulunmalıdır.

Lojik Çıkışlar için en az 8 Adet LED olmalıdır.

Kart en az 6 Adet uygulama devresi içermelidir

84X48 pixel Monochrome Graphic LCD uygulaması bulunmalıdır.

4x4 Keypad uygulaması bulunmalıdır.

Optik kontrollü Adım Motor uygulaması bulunmalıdır.

RS-232 arabirimi bulunmalıdır.

8X8 RGB LED Display uygulaması bulunmalıdır.

Ultrasonik Mesafe ölçümü uygulaması bulunmalıdır.

Adaptör besleme için,

2 Adet 20'li IDC Flat kablo (FPGA Uygulamaları için),

10 Adet Dişi-Dişi bağlantı kablosu, 10 Adet Erkek-Erkek bağlantı kablosu bulunmalıdır.